

# AI 022

## S-DIAS DMS-Eingangsmodul

### Betriebsanleitung

**Herausgeber: SIGMATEK GmbH & Co KG**  
**A-5112 Lamprechtshausen**  
**Tel.: +43/6274/4321**  
**Fax: +43/6274/4321-18**  
**Email: office@sigmatek.at**  
**WWW.SIGMATEK-AUTOMATION.COM**

Copyright © 2013  
SIGMATEK GmbH & Co KG

### **Originalsprache**

Alle Rechte vorbehalten. Kein Teil des Werkes darf in irgendeiner Form (Druck, Fotokopie, Mikrofilm oder in einem anderen Verfahren) ohne ausdrückliche Genehmigung reproduziert oder unter Verwendung elektronischer Systeme verarbeitet, vervielfältigt oder verbreitet werden.

Inhaltliche Änderungen behalten wir uns ohne Ankündigung vor. Die SIGMATEK GmbH & Co KG haftet nicht für technische oder drucktechnische Fehler in diesem Handbuch und übernimmt keine Haftung für Schäden, die auf die Nutzung dieses Handbuches zurückzuführen sind.

## S-DIAS DMS-Eingangsmodul

**AI 022**

### mit 2 analogen Eingängen

Das S-DIAS DMS-Eingangsmodul AI 022 wird zur Auswertung von Widerstandsmessbrücken (z.B. DMS-Wiegezellen) verwendet. Bei einer 24-Bit Auflösung stehen die Messwerte mit einer Gesamtgenauigkeit von  $\pm 0,035\%$  zur Verfügung.



## Inhaltsverzeichnis

<b>1</b>	<b>Technische Daten .....</b>	<b>4</b>
1.1	Analogkanalspezifikation.....	4
1.2	Elektrische Anforderungen.....	5
1.3	Sonstiges.....	7
1.4	Umgebungsbedingungen .....	7
<b>2</b>	<b>Mechanische Abmessungen.....</b>	<b>8</b>
<b>3</b>	<b>Anschlussbelegung.....</b>	<b>9</b>
3.1	Status LEDs.....	10
3.2	Zu verwendende Steckverbinder .....	10
3.3	Beschriftungsfeld .....	11
<b>4</b>	<b>Verdrahtung .....</b>	<b>12</b>
4.1	Anschlussbeispiel .....	12
4.2	Hinweise .....	13
4.3	Anschlussvarianten.....	14
<b>5</b>	<b>Montage .....</b>	<b>15</b>
<b>6</b>	<b>Adressierung.....</b>	<b>17</b>
6.1	Adress-Mapping Übersicht.....	17
6.2	Adress-Mapping Übersicht - Werkskalibrierung .....	19
<b>7</b>	<b>Unterstützte Zykluszeiten .....</b>	<b>20</b>
7.1	Zykluszeiten unterhalb von 1 ms (in $\mu$ s) .....	20
7.2	Zykluszeiten größer gleich 1 ms (in ms) .....	20
<b>8</b>	<b>Hardwareklasse AI022 .....</b>	<b>21</b>

---

<b>8.1</b>	<b>Allgemein .....</b>	<b>22</b>
<b>8.2</b>	<b>Analoge Eingänge.....</b>	<b>23</b>
<b>8.3</b>	<b>Kommunikations-Schnittstellen .....</b>	<b>24</b>
<b>8.4</b>	<b>Einstellen der Filtertiefe .....</b>	<b>25</b>
<b>8.5</b>	<b>Einstellen des Kraftmessensors .....</b>	<b>25</b>
<b>8.6</b>	<b>Beispiel .....</b>	<b>26</b>

# 1 Technische Daten

## 1.1 Analogkanalspezifikation

Anzahl der Kanäle	2					
Speisespannung der Brücken	+5 V					
Wiegezellenkennwerte	0,25 mV/V	0,5 mV/V	1 mV/V	2 mV/V	16 mV/V	
Messbereiche <sup>(1)</sup>	±1,875 mV	±3,75 mV	±7,5 mV	±15 mV	±120 mV	
Messwert	±8388608 d					
	Bei offenem Eingang liefert die Hardwareklasse -2147483632.					
Auflösung	24 Bit					
Hardwarefilter	180 Hz, 1. Ordnung					
Filtereinstellung, Wandlungszeit und rauschfreie Auflösung	Filter Word	2	...	5	...	1023
	Filtertyp	Sinc4	...	Sinc4	...	Sinc4
	Grenzfrequenz (-3 dB)	144 Hz	...	57,7 Hz	...	0,282 Hz
	Wandlungszeit	4 msec	...	9 msec	...	1702 msec
	Rauschfreie Auflösung <sup>(2)</sup>	15,5 Bit	...	16 Bit	...	20 Bit
Fühlerbruchererkennung	ja					
Bürde pro Kanal	75-5000 Ω (bei Nutzung eines Kanals) 150-5000 Ω (bei Nutzung beider Kanäle)					
Rauschen <sup>(3)</sup>	±0,0031 % bezogen auf den Messbereichsendwert bei Filter Word 2					
Temperaturdrift <sup>(3)</sup>	±0,001 % / °C bezogen auf den Messbereichsendwert					
Gesamtgenauigkeit <sup>(3)</sup>	±0,035 % bezogen auf den Messbereichsendwert					
Kalibrierdaten nullspannungssicher	ja					
Eichfähig	nein					

<sup>(1)</sup> die Messbereiche sind für eine Überdehnung der Wiegezelle von 50 % ausgelegt

<sup>(2)</sup> es handelt sich hierbei um typische Werte mit aktivem Sinc4-Filter und Messbereich 2 mV/V

<sup>(3)</sup> zur Einhaltung der Analogkanalmessgenauigkeit ist eine Systemkalibrierung mit dem Sensor erforderlich, bei der Nullpunkt und Endausschlag kalibriert werden. Die Systemkalibrierung ist bei einem Sensorwechsel bzw. bei einer Änderung des Messbereichs erneut durchzuführen. Es ist prinzipiell zuerst die Nullpunkt- und danach die Endausschlagkalibrierung durchzuführen. Die Endausschlagkalibrierung ist nur zwischen 50 und 100 % des positiven Messbereichs möglich.

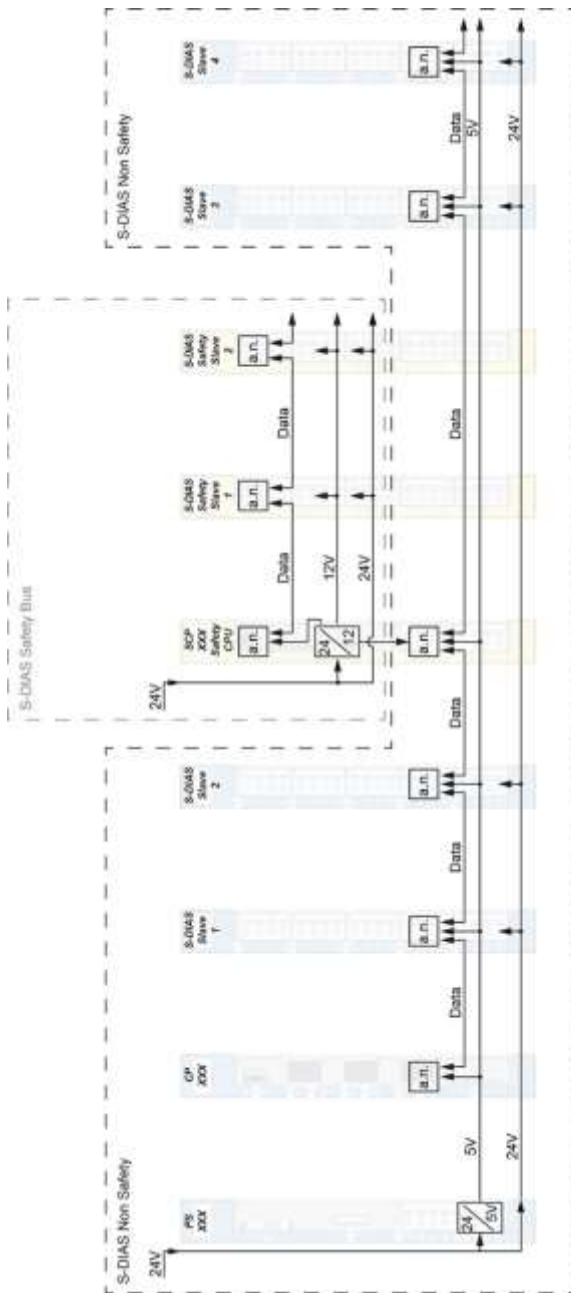
## 1.2 Elektrische Anforderungen

Versorgung vom S-DIAS-Bus	+5 V	
Stromaufnahme am S-DIAS-Bus (+5 V-Versorgung)	typisch 50 mA	maximal 55 mA
Versorgung vom S-DIAS-Bus	+24 V	
Stromaufnahme am S-DIAS-Bus (+24 V-Versorgung) ohne Belastung der Messbrückenspeisespannung	typisch 17 mA bei +18 V typisch 15 mA bei +24 V typisch 14 mA bei +30 V	maximal 20 mA bei +18 V maximal 18 mA bei +24 V maximal 17 mA bei +30 V
Stromaufnahme am S-DIAS-Bus (+24 V-Versorgung) mit maximaler Belastung beider Messbrückenspeisespannungen	typisch 41 mA bei +18 V typisch 34 mA bei +24 V typisch 29 mA bei +30 V	maximal 48 mA bei +18 V maximal 40 mA bei +24 V maximal 34 mA bei +30 V

**Wird dieses S-DIAS Modul an einem S-DIAS Versorgungsmodul mit mehreren S-DIAS Modulen eingesetzt, müssen die Summenströme der verwendeten S-DIAS Module ermittelt und überprüft werden.**

**Der Summenstrom der +24 V-Versorgung darf 1,6 A nicht überschreiten!  
Der Summenstrom der +5 V-Versorgung darf 1,6 A nicht überschreiten!**

**Die Angabe der Stromaufnahme findet man in der modulspezifischen technischen Dokumentation unter „Elektrische Anforderungen“.**



Beschaltung S-DIAS Safety im S-DIAS System

- jedes S-DIAS Modul ist ein aktives Modul (active node)
- Safety-CPU ist am S-DIAS-Bus angeschlossen (inkl. +5 V-Versorgung)
- Safety-Bus ist eigenständig und vom S-DIAS-Bus getrennt

a. n. = active node



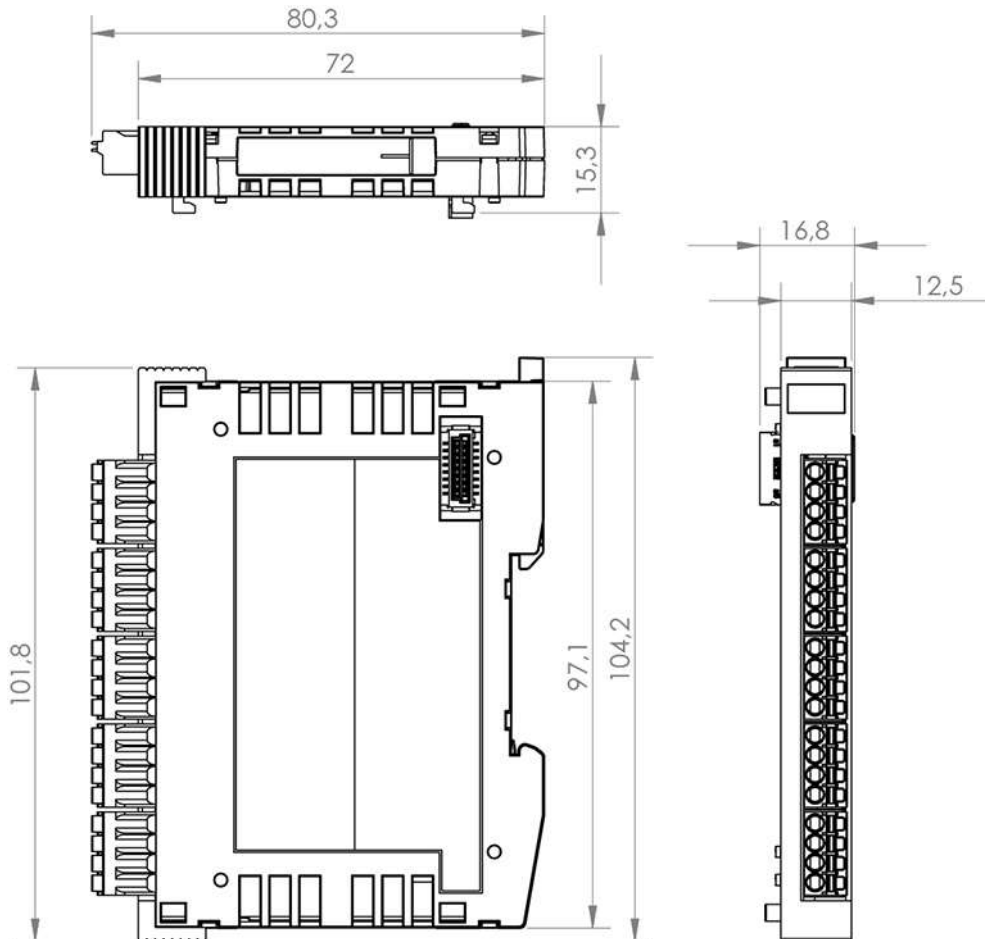
### 1.3 Sonstiges

Artikelnummer	20-009-022
Hardwareversion	1.x
Normung	UL 508 (E247993)
Approbationen	UL, cUL, CE

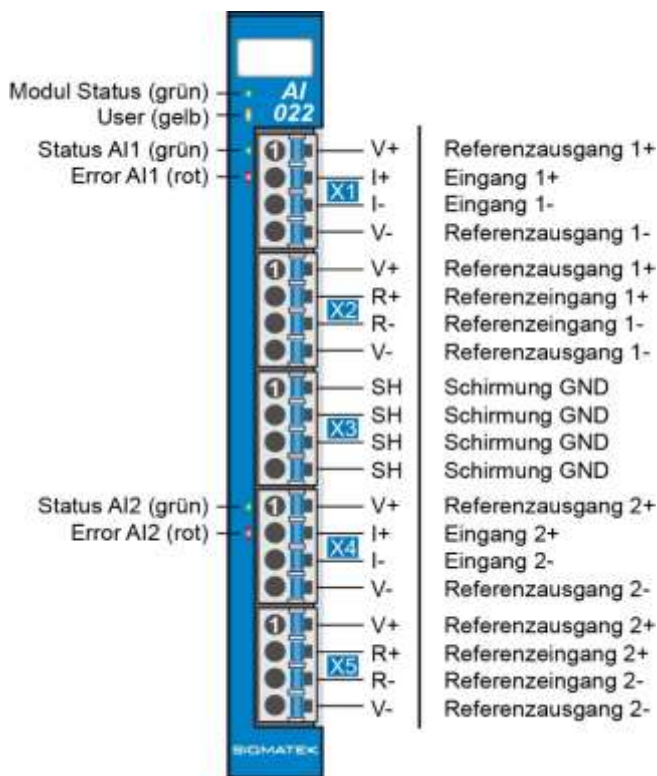
### 1.4 Umgebungsbedingungen

Lagertemperatur	-20 ... +85 °C	
Umgebungstemperatur	0 ... +60 °C	
Luftfeuchtigkeit	0-95 %, nicht kondensierend	
Aufstellungshöhe über Meereshöhe	0-2000 m ohne Derating > 2000 m mit Derating der maximalen Umgebungstemperatur um 0,5 °C pro 100 m	
EMV-Störfestigkeit	nach EN 61000-6-2:2007 (Industriebereich)	
EMV-Störaussendung	nach EN 61000-6-4 (Industriebereich)	
Schwingungsfestigkeit	EN 60068-2-6	3,5 mm von 5-8,4 Hz 1 g von 8,4-150 Hz
Schockfestigkeit	EN 60068-2-27	15 g
Schutzart	EN 60529	IP20

## 2 Mechanische Abmessungen



### 3 Anschlussbelegung



### 3.1 Status LEDs

Modul Status	grün	EIN	Modul aktiv
		AUS	keine Versorgung vorhanden
		BLINKT (5 Hz)	keine Kommunikation
User	gelb	EIN	von Applikation einstellbar
		AUS	(z.B. kann die LED des Moduls über die Visualisierung blinkend eingestellt werden um die Modulfindung im Schaltschrank zu erleichtern)
		BLINKT (2 Hz)	
		BLINKT (4 Hz)	
Status AI1/AI2	grün	BLINKT (3 Hz)	A/D-Wandlung aktiv
		AUS	A/D-Wandlung inaktiv
Error AI1/AI2	rot	EIN	Fühlerbruch oder Überlast bzw. Kurzschluss Brückenversorgung
		AUS	kein Fehler
		BLINKT (1 Hz)	Initialisierungsfehler des Eingangs

### 3.2 Zu verwendende Steckverbinder

#### Steckverbinder:

**X1-X5:** Steckverbinder mit Federzugklemme (im Lieferumfang enthalten)

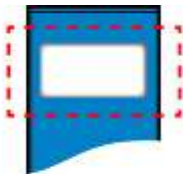
Die Federzugklemmen sind für den Anschluss von ultraschallverdichteten (ultraschallverschweißten) Litzen geeignet.

#### Anschlussvermögen

Abisolierlänge/Hülsenlänge:	10 mm
Steckrichtung:	parallel zur Leiterachse bzw. zur Leiterplatte
Leiterquerschnitt starr:	0,2-1,5 mm <sup>2</sup>
Leiterquerschnitt flexibel:	0,2-1,5 mm <sup>2</sup>
Leiterquerschnitt Litzen ultraschallverdichtet:	0,2-1,5 mm <sup>2</sup>
Leiterquerschnitt AWG/kcmil:	24-16
Leiterquerschnitt flexibel m. Aderendhülse:	0,25-1,5 mm <sup>2</sup>
Leiterquerschnitt flexibel m. Aderendhülse u. Kunststoffhülse:	0,25-0,75 mm <sup>2</sup> (Reduzierungsgrund d2 der Aderendhülse)



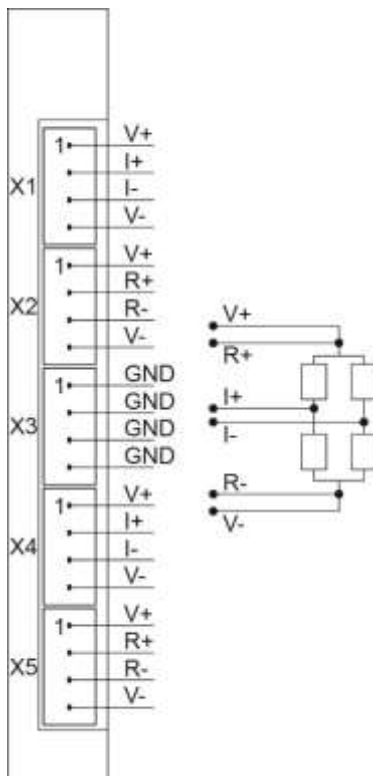
### 3.3 Beschriftungsfeld



Hersteller	Weidmüller
Typ	MF 10/5 CABUR MC NE WS
Artikelnummer Weidmüller	1854510000
Kompatibler Drucker	Weidmüller
Typ	Printjet Advanced 230V
Artikelnummer Weidmüller	1324380000

## 4 Verdrahtung

### 4.1 Anschlussbeispiel



## 4.2 Hinweise

Die vom Analogmodul erfassbaren Signale sind im Vergleich zu den digitalen Signalen sehr klein. Um eine einwandfreie Funktion zu gewährleisten, ist eine sorgfältige Leitungsführung unbedingt einzuhalten:

- Die Hutschiene muss eine ordentliche Masseverbindung aufweisen.
- Die Verbindungsleitungen zu den Analogsignalquellen müssen so kurz wie möglich und unter Vermeidung von Parallelführung zu digitalen Signalleitungen verdrahtet werden.
- Die Signalleitungen müssen geschirmt sein.
- Die Schirmung ist auf einer Schirmungssammelschiene anzulegen.
- Vermeiden von Parallelführung der Eingangsleitungen mit Laststromkreisen.
- Schutzbeschaltung aller Schützspulen (RC-Glieder oder Freilaufdioden).

**Erdungsschiene nach Möglichkeit mit Schaltschrank-Erdungsschiene verbinden!**

**WICHTIG:**

**Das S-DIAS Modul darf NICHT unter Spannung an- oder abgesteckt werden!**

### 4.3 Anschlussvarianten

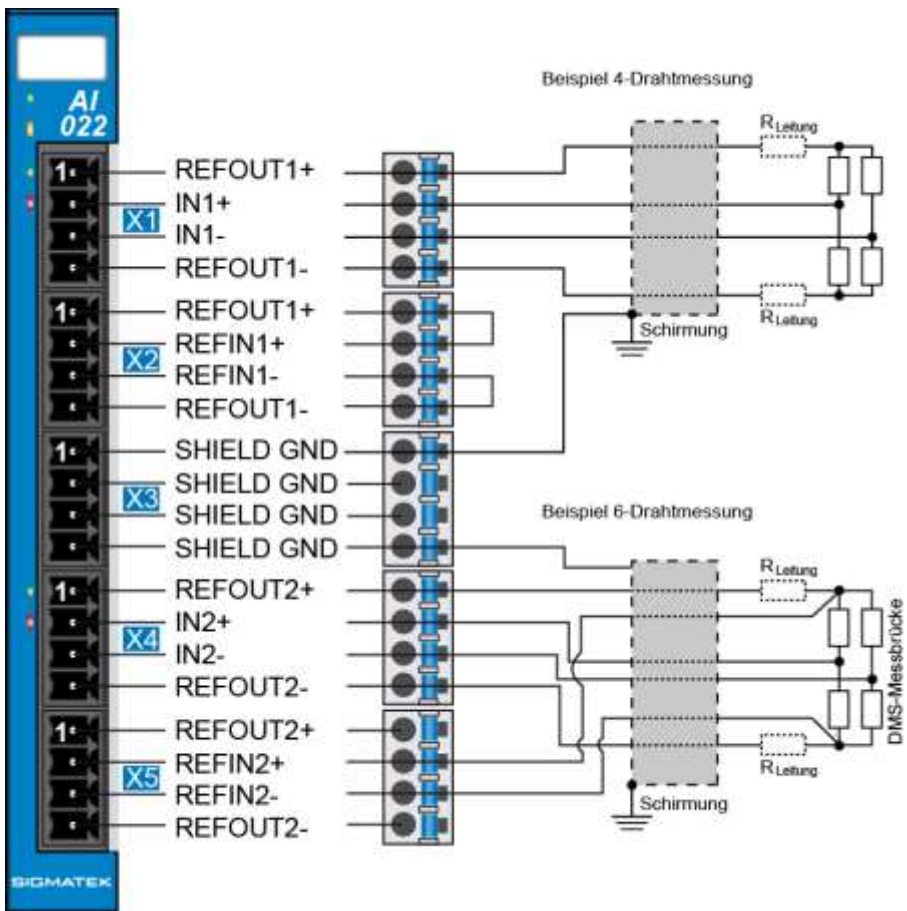
Bei der Messung mit Dehnmessstreifen sind zwei Anschlussarten möglich:

#### 4-Drahtmessung:

Der Vorteil bei dieser Variante besteht darin, dass ein 4-poliges Verbindungskabel zum DMS verwendet werden kann. Der Spannungsabfall an der Leitung für die Brückenspeisespannung kann jedoch nicht kompensiert werden.

#### 6-Drahtmessung:

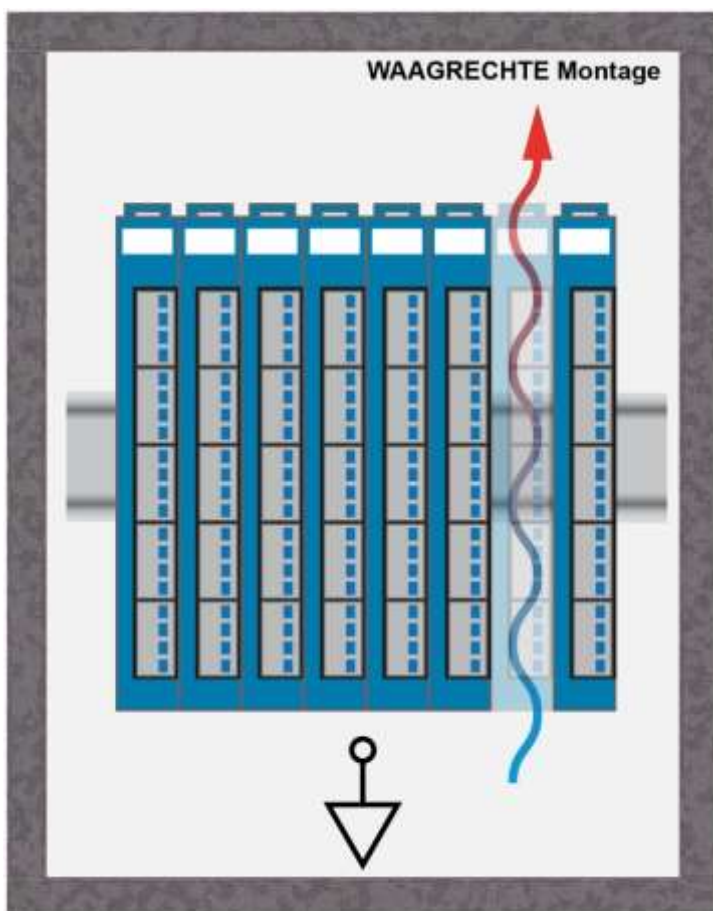
Hier obliegt der Vorteil der Spannungskompensation mittels Messung der Brückenversorgungsspannung direkt am DMS.



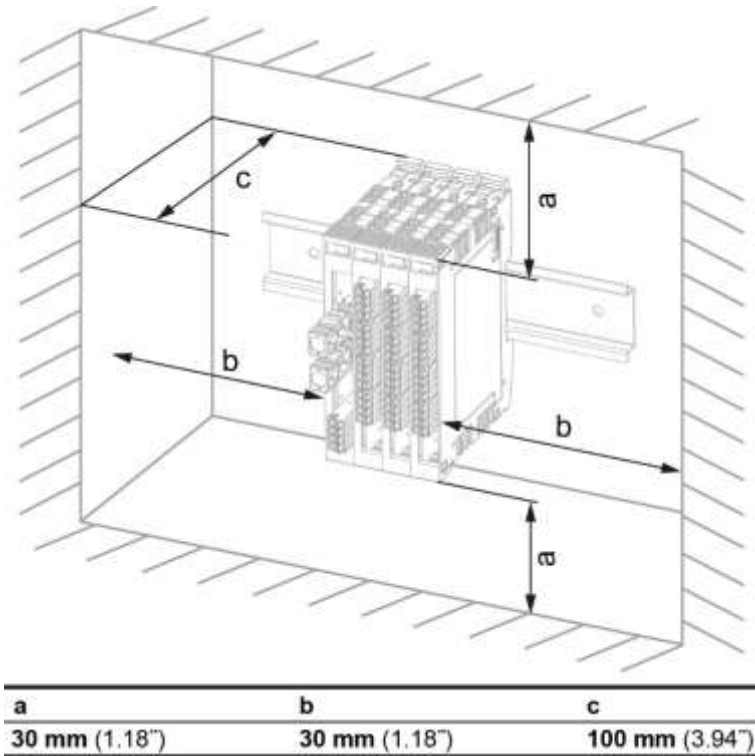


## 5 Montage

Die S-DIAS Module sind für den Einbau im Schaltschrank vorgesehen. Zur Befestigung der Module ist eine Hutschiene erforderlich. Diese Hutschiene muss eine leitfähige Verbindung zur Schaltschrankrückwand herstellen. Die einzelnen S-DIAS Module werden aneinandergereiht in die Hutschiene eingehängt und durch Schließen der Rasthaken fixiert. Über die Erdungslasche auf der Rückseite der S-DIAS Module wird die Funktionserdverbindung vom Modul zur Hutschiene ausgeführt. Es ist nur die waagrechte Einbaulage (Modulbezeichnung oben) mit ausreichend Abstand der Lüftungsschlitze des S-DIAS Modulblocks zu umgebenden Komponenten bzw. der Schaltschrankwand zulässig. Das ist erforderlich, um die optimale Kühlung und Luftzirkulation zu erreichen, sodass die Funktionalität bis zur maximalen Umgebungstemperatur gewährleistet ist.



Empfohlene Minimalabstände der S-DIAS Module zu umgebenden Komponenten bzw. der Schaltschrankwand:



a, b, c ... Abstände in mm (inch)

## 6 Adressierung

### 6.1 Adress-Mapping Übersicht

Adresse (hex)	Größe (Byte)	Zugriffstyp	Beschreibung
<b>0000</b>	<b>128</b>	<b>w</b>	<b>Zyklische Daten zur Firmware</b>
0000	0	-	-
<b>0080</b>	<b>128</b>	<b>r</b>	<b>Zyklische Daten zur HW-Klasse</b>
0080	2	r	Status Bit 0 not used Bit 1 no SYNC Bit 2 FLASH data CRC error Bit 3 RAM data CRC error Bit 4 unsafe FLASH data Bit 5 bridge 1 DC not OK Bit 6 bridge 2 DC not OK Bit 7 offset ADC 1 not valid Bit 8 offset ADC 2 not valid Bit 9 filter ADC 1 not ready Bit 10 filter ADC 2 not ready
0082	4	r	Analogeingang 1
0086	4	r	Analogeingang 2
008A	2	r	Staus der ADC-Controller Byte 0 ADC 1 Byte 1 ADC 2
<b>0100</b>	<b>128</b>	<b>w</b>	<b>CFG zur Firmware</b>
0100	2	w	CRC
0102	2	w	Länge der Daten
0104	1	w	Info (Special-Purpose bzw. Statusbits) Bit 0 PMB Modus Bit 1 Bootloader/Update Request
0105	1	w	Bit 0 Toggle bit

Standard Modus (Info-Register Bit 0 = 0)			
0106	2	w	CFG-Daten für ADC 1 Bit 0-9 Filtergrenzfrequenz Bit 10 SINC Bit 11-13 Modus
0108	2	w	CFG-Daten für ADC 1 Bit 0-2 Gain
010A	2	w	CFG-Daten für ADC 2 Bit 0-9 Filtergrenzfrequenz Bit 10 SINC Bit 11-13 Modus
010C	2	w	CFG-Daten für ADC 2 Bit 0-2 Gain
010E	4	w	Zeroscale Offset ADC 1
0112	4	w	Fullscale Offset ADC 1
0116	4	w	Zeroscale Offset ADC 2
011A	4	w	Fullscale Offset ADC 2
<b>0180</b>	<b>128</b>	<b>r</b>	<b>CFG zur HW-Klasse</b>
0180	2		CRC
0182	2		Länge der Daten
0184	2		Firmware Version
<b>0190</b>	<b>128</b>		<b>SDO-Daten zur HW-Klasse</b>
0190	2		CRC der aktuellen Config-Daten (Nach Neukonfiguration muss von der HW-Klasse geprüft werden, ob diese CRC der CRC entspricht, die mit der Konfig gesendet wurde)
0192	4	r	Zeroscale Offset ADC 1
0196	4	r	Fullscale Offset ADC 1
019A	4	r	Zeroscale Offset ADC 2
019E	4	r	Fullscale Offset ADC 2
<b>0200</b>	<b>x</b>		<b>Firmware update</b>
0200	x		Firmware update

## 6.2 Adress-Mapping Übersicht - Werkskalibrierung

Die Werkskalibrierungs-Daten liegen im FLASH des  $\mu\text{C}$  auf einer definierten Adresse. Mit dem intelligenten SDO Zugriff „CMD 18“ mit dem „SubCMD 3“ für das Lesen des internen KonfigurationsSpeichers und der Offsetangabe 0x20 kann direkt auf diesen Flash Memory Bereich des Moduls zugegriffen werden (ab FW 01.80).

Adresse (hex)	Größe (Byte)	Zugriffstyp	Beschreibung
20	2	r	CRC (inkl. Version)
22	2	r	Length (inkl. Version)
24	2	r	Version (e.g. 0x0100)
26	2	r	Reserved
28	4	r	Zeroscale Offset      ADC 1
2C	4	r	Fullscale Offset      ADC 1
30	4	r	Gain                      ADC 1
34	4	r	Zeroscale Offset      ADC 2
38	4	r	Fullscale Offset      ADC 2
3C	4	r	Gain                      ADC 2

## 7 Unterstützte Zykluszeiten

### 7.1 Zykluszeiten unterhalb von 1 ms (in $\mu\text{s}$ )

FW	50	100	125	200	250	500
V3.00		x	x	x	x	x

### 7.2 Zykluszeiten größer gleich 1 ms (in ms)

FW	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
V3.00	x	x	x	x	x	x	x	x	x	x	x	x	x	x	x	x

FW	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
V3.00	x	x	x	x	x	x	x	x	x	x	x	x	x	x	x	x

## 8 Hardwareklasse AI022

### Hardwareklasse AI022 für das S-DIAS-Analog-Modul AI 022

SDIAS:00, <b>AI022</b> (AI0221)
<b>S</b> Class State (ClassState) <-[]->
<b>S</b> Device ID (DeviceID) <-[]->
<b>S</b> FPGA Version (FPGAVersion) <-[]->
<b>S</b> Hardware Version (HwVersion) <-[]->
<b>S</b> Serial Number (SerialNo) <-[]->
<b>S</b> Retry Counter (RetryCounter) <-[]->
<b>O</b> LED Control (LEDControl) <-[]->
<b>S</b> Firmware Version (FirmwareVersion) <-[]->
<b>S</b> Error Bits (ErrorBits) <-[]->
<b>S</b> ADC configuration valid (ConfigValid) <-[]->
<b>I</b> Analog Input 1 (AI1) <-[]->
<b>O</b> Operating mode for AI1 (AI1OpMode) <-[]->
<b>O</b> Zero Scale Offset for AI1 (AI1OffsetZeroScale) <-[]->
<b>O</b> Full Scale Offset for AI1 (AI1OffsetFullScale) <-[]->
<b>S</b> Analog Input 1 ADC State (AI1ADCState) <-[]->
<b>S</b> Analog Input 1 Factory Settings Active (AI2FactorySettingsActive) <-[]->
<b>I</b> Analog Input 2 (AI2) <-[]->
<b>O</b> Operating mode for AI2 (AI2OpMode) <-[]->
<b>O</b> Zero Scale Offset for AI2 (AI2OffsetZeroScale) <-[]->
<b>O</b> Full Scale Offset for AI2 (AI2OffsetFullScale) <-[]->
<b>S</b> Analog Input 2 ADC State (AI2ADCState) <-[]->
<b>S</b> Analog Input 2 Factory Settings Active (AI2FactorySettingsActive) <-[]->
<b>O</b> Reset to Factory Settings (ResetToFactorySettings) <-[]->
ALARM:00, Empty

Diese Hardwareklasse wird zum Ansteuern des Hardwaremoduls AI 022 verwendet. Das Modul besitzt zwei analoge Eingänge für Widerstandsbrücken (z.B. DMS-Wiegezellen). Genauere Hardwareinformationen findet man in der Moduldokumentation.

## 8.1 Allgemein

<b>Class State</b>	State	Dieser Server zeigt den aktuellen Status der Hardwareklasse an.																						
<b>Device ID</b>	State	Auf diesem Server wird die Device-ID des Hardwaremoduls angezeigt.																						
<b>FPGA Version</b>	State	FPGA-Version des Moduls im Format 16#XY (z.B. 16#10 = Version 1.0).																						
<b>Hardware Version</b>	State	Hardware-Version des Moduls im Format 16#XXYY (z.B. 16#0120 = Version 1.20)																						
<b>Serial Number</b>	State	Auf diesem Server wird die Seriennummer des Hardwaremoduls angezeigt.																						
<b>Retry Counter</b>	State	Dieser Server zählt hoch, wenn ein Transfer fehlschlägt.																						
<b>LED Control</b>	Output	<p>Mit diesem Server kann das Applikations-LED des S-DIAS-Moduls gesteuert werden, um das Modul im Verbund schneller finden zu können. Folgende Zustände sind möglich:</p> <table border="1"> <tr> <td>0</td> <td>LED aus</td> </tr> <tr> <td>1</td> <td>LED ein</td> </tr> <tr> <td>2</td> <td>langsam blinken</td> </tr> <tr> <td>3</td> <td>schnell blinken</td> </tr> </table>	0	LED aus	1	LED ein	2	langsam blinken	3	schnell blinken														
0	LED aus																							
1	LED ein																							
2	langsam blinken																							
3	schnell blinken																							
<b>Required</b>	Property	Dieser Client ist standardmäßig aktiviert, d.h. dieses S-DIAS-Hardwaremodul an dieser Position ist für das System zwingend erforderlich und darf keinesfalls fehlen, ausgesteckt werden oder einen Fehler liefern, ansonsten wird die gesamte Hardware abgeschaltet. Fehlt das Hardwaremodul, liefert es einen Fehler oder wird es entfernt, löst dies einen S-DIAS-Fehler aus. Wird dieser Client mit 0 initialisiert, ist dieses Hardwaremodul an der Position nicht zwingend erforderlich, d.h. es kann jederzeit an- bzw. abgesteckt werden. Es sollte aber mit Bedacht die Sicherheit des Systems ausgewählt werden, welche Komponenten „nicht required“ sein sollen.																						
<b>Firmware Version</b>	State	Auf diesem Server wird die verwendete Firmware-Version des Hardwaremoduls angezeigt.																						
<b>Error Bits</b>	State	<p>An diesem Server werden die Fehlerbits des Moduls angezeigt. Die jeweiligen Bits haben dabei folgende Bedeutung:</p> <table border="1"> <tr> <td>Bit 0</td> <td>Nicht verwendet</td> </tr> <tr> <td>Bit 1</td> <td>Kein Sync vorhanden</td> </tr> <tr> <td>Bit 2</td> <td>Flash Data CRC Error</td> </tr> <tr> <td>Bit 3</td> <td>Ram Data CRC Error</td> </tr> <tr> <td>Bit 4</td> <td>ungültige EEPROM-Version</td> </tr> <tr> <td>Bit 5</td> <td>Bridge 1 DC nicht OK</td> </tr> <tr> <td>Bit 6</td> <td>Bridge 2 DC nicht OK</td> </tr> <tr> <td>Bit 7</td> <td>falsche Gain-Einstellung von ADC1 – aktuelle Einstellung passt nicht zu den kalibrierten Daten</td> </tr> <tr> <td>Bit 8</td> <td>falsche Gain-Einstellung von ADC2 – aktuelle Einstellung passt nicht zu den kalibrierten Daten</td> </tr> <tr> <td>Bit 9</td> <td>Bridge1 Filter ist noch nicht angefüllt</td> </tr> <tr> <td>Bit 10</td> <td>Bridge2 Filter ist noch nicht angefüllt</td> </tr> </table> <p>Die Fehlerbits 7 und 8 gehen auf Null, sobald der eingestellte Gain wieder den hinterlegten Werten entspricht. Die Applikation muss dafür Sorge tragen, dass der korrekte Gain (sowie Filtertyp und Filtertiefe) nach jedem Neustart wieder korrekt eingestellt wird. Das ist notwendig, da bei einer Änderung des Gain die Kalibrierdaten nicht mehr stimmen und somit die Messergebnisse falsch sind. Ist eine Änderung vom Gain notwendig, so muss erneut eine Kalibrierung durchgeführt werden.</p>	Bit 0	Nicht verwendet	Bit 1	Kein Sync vorhanden	Bit 2	Flash Data CRC Error	Bit 3	Ram Data CRC Error	Bit 4	ungültige EEPROM-Version	Bit 5	Bridge 1 DC nicht OK	Bit 6	Bridge 2 DC nicht OK	Bit 7	falsche Gain-Einstellung von ADC1 – aktuelle Einstellung passt nicht zu den kalibrierten Daten	Bit 8	falsche Gain-Einstellung von ADC2 – aktuelle Einstellung passt nicht zu den kalibrierten Daten	Bit 9	Bridge1 Filter ist noch nicht angefüllt	Bit 10	Bridge2 Filter ist noch nicht angefüllt
Bit 0	Nicht verwendet																							
Bit 1	Kein Sync vorhanden																							
Bit 2	Flash Data CRC Error																							
Bit 3	Ram Data CRC Error																							
Bit 4	ungültige EEPROM-Version																							
Bit 5	Bridge 1 DC nicht OK																							
Bit 6	Bridge 2 DC nicht OK																							
Bit 7	falsche Gain-Einstellung von ADC1 – aktuelle Einstellung passt nicht zu den kalibrierten Daten																							
Bit 8	falsche Gain-Einstellung von ADC2 – aktuelle Einstellung passt nicht zu den kalibrierten Daten																							
Bit 9	Bridge1 Filter ist noch nicht angefüllt																							
Bit 10	Bridge2 Filter ist noch nicht angefüllt																							



## 8.2 Analoge Eingänge

ADC configuration valid	State	1	Die Konfiguration der ADCs ist gültig => die Analogwerte können in der Applikation verwendet werden
		0	Die Konfiguration der ADCs ist ungültig
		-1	Fehler beim Senden der Konfiguration an die ADCs
Analog Input [1-2]	Input	Aktueller Wert des jeweiligen Analogkanals (wenn AI[1-2]ConfigValid sowie das Ready-Bit des AI[1-2]ADCState gesetzt ist). Zeigt den Wert 16#80000010 an, wenn das ErrorBit am Server AI[1-2]ADCState gesetzt ist.	
Zero Scale Offset for AI [1-2]	Output	Skalennullpunkt laut letzter Kalibrierung (wird aktualisiert bei jeder Änderung der Einstellungen FilterDepth, SincSetting, Gain oder OpMode).	
Full Scale Offset for AI [1-2]	Output	Skalendendwert laut letzter Kalibrierung (wird aktualisiert bei jeder Änderung der Einstellungen FilterDepth, SincSetting, Gain oder OpMode).	
AI[1-2]ADCState	State	<p>Zeigt den Status des ADCs (AD7195) des jeweiligen Kanals:</p> <p>Bit 0-4 Nicht verwendet</p> <p>Bit 5 Keine Referenz (gesetzt, wenn die Referenzspannung zu gering ist)</p> <p>Bit 6 Fehler Das ADC-Fehlerbit ist gesetzt, wenn alle Bits im Analogwert auf 0 oder 1 gezogen wurden. Das Bit wird gelöscht, wenn der Fehler nicht mehr ansteht und der Analogwert wieder gültig ist. Mögliche Ursachen: - Wert außerhalb des gültigen Messbereichs - Keine Referenzspannung</p> <p>Bit 7 Not Ready</p> <p>Zeigt an, wenn neue gewandelte Werte zur Verfügung stehen (ist bei gültigen Werten in den Continuous Modi immer auf 0)</p>	
AI[1-2]FilterDepth	Property	Einstellwert für die Filtertiefe des jeweiligen ADCs (standardmäßig 2) Gültiger Wertebereich: 2..1023	
AI[1-2]SincSetting	Property	<p>Auswahl des sinc-Filtertyps für den jeweiligen ADC:</p> <p>0 sinc 4 Filter wird verwendet (default)</p> <p>1 sinc 3 Filter wird verwendet</p> <p>Der Vorteil des sinc 3 Filters gegenüber dem sinc 4 Filter ist die geringere Einschwingzeit. Der sinc 4 Filter liefert jedoch bessere 50 Hz / 60 Hz Unterdrückung.</p>	
AI[1-2] Gain	Property	<p>Gain Auswahl, um den Eingabebereich des jeweiligen ADC zu wählen:</p> <p>0 Gain 1 (+/- 120 mV)</p> <p>1 Nicht verwendet (bei Auswahl wird der default-Wert verwendet)</p> <p>2 Nicht verwendet (bei Auswahl wird der default-Wert verwendet)</p> <p>3 Gain 8 (+/- 15 mV) (default)</p> <p>4 Gain 16 (+/- 7,5 mV)</p> <p>5 Gain 32 (+/- 3,75 mV)</p> <p>6 Gain 64 (+/- 1,875 mV)</p>	
Operating mode for AI[2-1]	Output	<p>Auswahl Betriebsmodus für den jeweiligen ADC:</p> <p>1 Kontinuierlicher Konvertierungsmodus (Standard)</p> <p>6 System-Nullskala-Kalibrierung</p> <p>7 System-Vollkalibrierung</p>	

<b>Reset to Factory Settings</b>	Output	-1	Funktion nicht verfügbar (Erst ab FW Version 1.80)
		-2	Ungültige CRC in den Werkseinstellungen
		-3	Ungültiger Eingabeparameter (muss 1,2 oder 3 sein)
		0	Rücksetzen erfolgreich, wenn ConfigValid auf 1 geht.
<b>Analog Input [1-2]Factory Settings Active</b>	State	Zeigt an ob der ADC für den jeweiligen Kanal auf Werkseinstellungen eingestellt ist.	
		0	ADC Konfiguration ist unterschiedlich zu den Werkseinstellungen
		1	ADC Konfiguration entspricht den Werkseinstellungen
		-1	Werkseinstellungsdaten sind nicht verfügbar (Zu alte FW Version (mindestens 1.80 oder höher) oder ungültige CRC bei den Werkseinstellungsdaten (kann durch Updaten der Firmware mittels Updatestick auftreten))

### 8.3 Kommunikations-Schnittstellen

<b>ALARM</b>	Downlink	Mit diesem Downlink kann die zugehörige Alarmklasse über den Hardware-Editor platziert werden.
--------------	----------	--

## 8.4 Einstellen der Filtertiefe

Bei der Einstellung der Filtertiefe ist darauf zu achten, dass auch die Wandlungszeit von ihr abhängig ist.

Berechnung der ADC-Datenrate  $f_{\text{ADC}}$  (mit  $f_{\text{CLK}} = 4,92 \text{ MHz}$ ) für den sinc 4 Filter:

$$f_{\text{ADC}} = f_{\text{CLK}} / (4 * 1024 * \text{AI}[1-2]\text{FilterDepth})$$

Berechnung der ADC-Datenrate  $f_{\text{ADC}}$  (mit  $f_{\text{CLK}} = 4,92 \text{ MHz}$ ) für den sinc 3 Filter:

$$f_{\text{ADC}} = f_{\text{CLK}} / (3 * 1024 * \text{AI}[1-2]\text{FilterDepth})$$

Daraus ergibt sich die Wandlungszeit  $t_{\text{SETTLE}}$ :  $t_{\text{SETTLE}} = 2 / f_{\text{ADC}}$

Berechnung der Grenzfrequenz  $f_{3\text{DB}}$ :  $f_{3\text{DB}} = 0,24 * f_{\text{ADC}}$

Bsp.: Sync 4, Filtertiefe 5 : Wandlungszeit = 9 ms; Grenzfrequenz = 57,7 Hz

## 8.5 Einstellen des Kraftmessensors

1. Gain des ADC wird anhand des Datenblattes des Messaufnehmers korrekt eingestellt. Die Einstellung des Moduls soll so erfolgen, dass der verwendete Bereich des Kraftaufnehmers den Wertebereich des ADC möglichst vollständig ausschöpft, ohne diesen zu überschreiten.
2. Nullpunktkalibrierung (Tara) des Messaufnehmers mit `AI[1-2]OpMode – 6`. Damit wird `AI[1-2]OffsetZeroScale` festgelegt.
3. Endausschlagkalibrierung: Der Sensor wird mit der maximal verwendeten Kraft belastet und mit `AI[1-2]OpMode – 7` der Skalenendwert im Register `AI[1-2]OffsetFullScale` festgelegt. Die Endausschlagkalibrierung ist nur zwischen 50 und 100 % des positiven Messbereichs möglich.

### 8.6 Beispiel



## Änderungen der Dokumentation

Änderungsdatum	Betroffene Seite(n)	Kapitel	Vermerk
26.09.2013	3 8 12	1.1 3.1 7.1	Kapitel komplett überarbeitet (Werte und Beschreibungstexte) Status AI1/AI2: Von <i>EIN</i> auf <i>BLINKT</i> (3 Hz) geändert Adresse 0080: Bit0 von <i>24V DC not OK</i> auf <i>not used</i> geändert
04.10.2013	4	1.2	Hinweis
23.10.2013	5	1.4	Schwingungsfestigkeit hinzugefügt
23.12.2013	7 9	3 Anschlussbelegung 4.1 Anschlussbeispiel	Zeichnung geändert Anschlussbeispiel hinzugefügt
11.02.2014	7 8	3 Anschlussbelegung 3.2 Zu verwendende Steckverbinder	Zeichnung geändert Anschlussvermögen hinzugefügt
01.04.2014	4 12	1.3 Sonstiges 5 Montage	UL hinzugefügt Text aktualisiert
30.01.2015	10 13	4.2 Hinweise 6.1 Adress-Mapping Übersicht	Merksatz bezüglich An- und Abstecken des S-DIAS Moduls unter Spannung hinzugefügt Bits 7, 8, 9 und 10 bei Adresse 0080 hinzugefügt
11.02.2015	8	3.1 Status LEDs	BLINKT zu Error AI1/AI2 hinzugefügt
26.03.2015	8	3.2 Zu verwendende Steckverbinder	Anschlussvermögen erweitert
15.07.2015	4	1.2 Elektrische Anforderungen	Elektrische Anforderungen erweitert
27.10.2015	7	3 Anschlussbelegung	Bild korrigiert X4
22.01.2016	5	1.2 Elektrische Anforderungen	Neue Seite, Grafik eingefügt
28.04.2016	14	5 Montage	Grafik Abstände
02.05.2016	15 17	6.1 Adress-Mapping Übersicht 6.2 Adress-Mapping Übersicht - Werkskalibrierung	Erweitert Hinzugefügt
08.02.2017	3	1.1 Analogkanalspezifikation	Bürde pro Kanal detaillierter

01.03.2017	3	1.1 Analogkanalspezifikation	Hardwarefilter hinzugefügt
27.03.2017	3	1.1 Analogkanalspezifikation	Wert für die Fühlerbruchererkennung ergänzt
17.08.2017	6 9	1.4 Umgebungsbedingungen 3.2 Zu verwendende Steckverbinder	Verschmutzungsgrad Hülsenlänge hinzugefügt Informationen bzgl. ultraschallverschweißter Litzen ergänzt
18.10.2017	10 15	3.3 Beschriftungsfeld 5 Montage	Kapitel ergänzt Grafik ersetzt
25.10.2017	3	1.1 Analogkanalspezifikation	Bürde pro Kanal auf 75-5000 $\Omega$ geändert
21.03.2019	3	1.1 Analogkanalspezifikation	Rauschen, Temperaturdrift, Gesamtgenauigkeit
18.12.2019		7 Unterstützte Zykluszeiten	Kapitel hinzugefügt
08.09.2020		8 Hardwareklasse AI022	Kapitel hinzugefügt
04:11:2020	15	5 Montage	Ergänzung Funktionserdverbindung